

数据手册

GMG7123C

高清视频编码电路

2015.01

成都振芯科技股份有限公司

高清晰视频编码电路

GMG7123C

GMG7123C		
版本记录：1.0		当前版本时间：2015 年 01 月
新旧版本改动比较：		
旧版 文档页数	当前版本 文档页数	主题（和旧版本相比的主要变化）

如果您有技术、交付或价格方面的任何问题，请联系成都振芯科技股份有限公司的相关办公室或当地的代理商，或访问官方网站：<http://www.corpro.cn> 谢谢！

编制时间：2015 年 1 月
由成都振芯科技股份有限公司发布
发布地点：成都
成都振芯科技股份有限公司版权所有

高清晰视频编码器

GMG7123C

1 概述

GMG7123C 是一款 3 通道的高速 DAC 芯片，DAC 采用分段式电流舵结构，可实现最高 330MSPS 的转换速率。芯片采用 3.3V 单电源供电，输入 30 位 RGB 数字信号，经数模转换后可输出差分电流信号，当外接可调电阻为 560Ω 时，最大输出电流是 17.62mA；当可调电阻为 4933Ω 时，最大输出电流是 2mA。集成内部带隙基准电路，可自建 1.23V 电压。典型功耗 220mW，带有省电模式，省电开启时，功耗小于 1mW。外壳采用 CQFP48 封装。

该芯片可应用于：数字视频系统（1600×1200@100Hz）；高分辨率彩色图像；数字射频调制；图像处理；仪器和视频信号重建等。

2 特征

GMG7123C 自带 3 个分离的 10 位数据输入端口，有额外的视频控制信号 \overline{SYNC} 和 \overline{BLANK} 。芯片带有省电模式。采用 CMOS 工艺制造。

- a) 330MSPS 转换速率
- b) 3 个 10 位 DAC 电路
- c) 输入兼容 TTL 电平
- d) DAC 输出电流范围 2mA~26mA
- e) 集成带隙基准电压源
- f) LQFP48 封装

3 封装及引脚功能说明

产品采用 48 引线的陶瓷四边引线扁平外壳封装，外形尺寸 9mm×9mm。

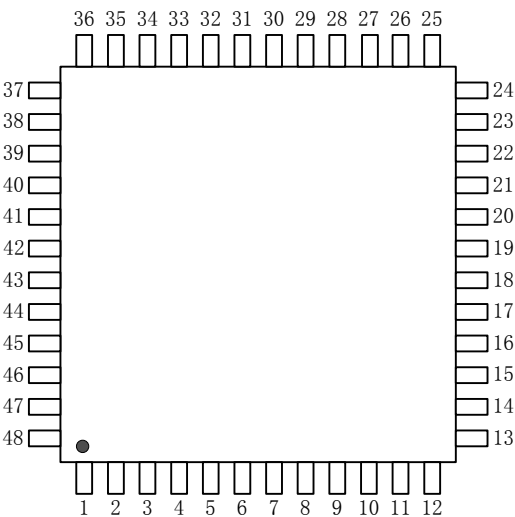


图 1 GMG7123C 引脚排布图

该芯片的各引脚功能描述见表 1：

高清晰视频编码器

GMG7123C

该芯片的各引脚功能描述见表 1：

表 1 芯片引脚功能说明

引脚号	引脚名	方向	说明
1	G0	输入	绿色通道输入数据
2	G1	输入	绿色通道输入数据
3	G2	输入	绿色通道输入数据
4	G3	输入	绿色通道输入数据
5	G4	输入	绿色通道输入数据
6	G5	输入	绿色通道输入数据
7	G6	输入	绿色通道输入数据
8	G7	输入	绿色通道输入数据
9	G8	输入	绿色通道输入数据
10	G9	输入	绿色通道输入数据
11	\overline{BLANK}	输入	消隐信号控制输入
12	\overline{SYNC}	输入	同步信号控制输入
13	VDD	电源	电源电压
14	B0	输入	蓝色通道输入数据
15	B1	输入	蓝色通道输入数据
16	B2	输入	蓝色通道输入数据
17	B3	输入	蓝色通道输入数据
18	B4	输入	蓝色通道输入数据
19	B5	输入	蓝色通道输入数据
20	B6	输入	蓝色通道输入数据
21	B7	输入	蓝色通道输入数据
22	B8	输入	蓝色通道输入数据
23	B9	输入	蓝色通道输入数据
24	CLOCK	输入	时钟输入
25	GND	地	地
26	GND	地	地
27	\overline{IOB}	输出	蓝色通道差分输出
28	IOB	输出	蓝色通道输出
29	VDD	电源	电源电压
30	VDD	电源	电源电压
31	\overline{IOG}	输出	绿色通道差分输出
32	IOG	输出	绿色通道输出
33	\overline{IOR}	输出	红色通道差分输出
34	IOR	输出	红色通道输出
35	COMP	输出	电容补偿端
36	VREF	输出	参考电压

高清晰视频编码器

GMG7123C

37	RSET	输出	输出幅度控制电阻
38	\overline{PSAVE}	输入	省电模式控制端
39	R0	输入	红色通道输入数据
40	R1	输入	红色通道输入数据
41	R2	输入	红色通道输入数据
42	R3	输入	红色通道输入数据
43	R4	输入	红色通道输入数据
44	R5	输入	红色通道输入数据
45	R6	输入	红色通道输入数据
46	R7	输入	红色通道输入数据
47	R8	输入	红色通道输入数据
48	R9	输入	红色通道输入数据

4 功能描述

GMG7123C 包含 3 个 10 位 DAC，带有 3 个输入通道，每个通道都有 10 位寄存器。片内集成带隙基准电压源，并且集成了控制功能的 \overline{SYNC} 和 \overline{BLANK} 两个信号。

4.1 数字输入

30 位像素数据（色彩信息）R0—R9, G0—G9, B0—B9 在每个时钟周期的上升沿被锁存。这些数据经过 3 个 10 位 DAC，被转换成 3 个模拟输出波形（RGB）。如下图所示。

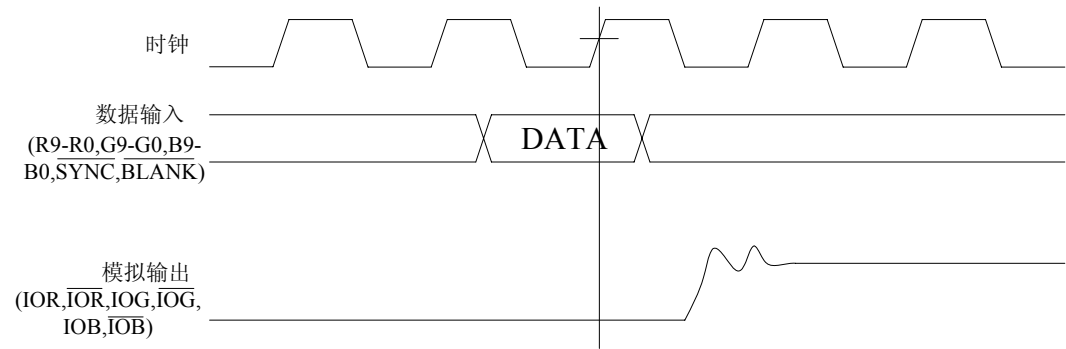


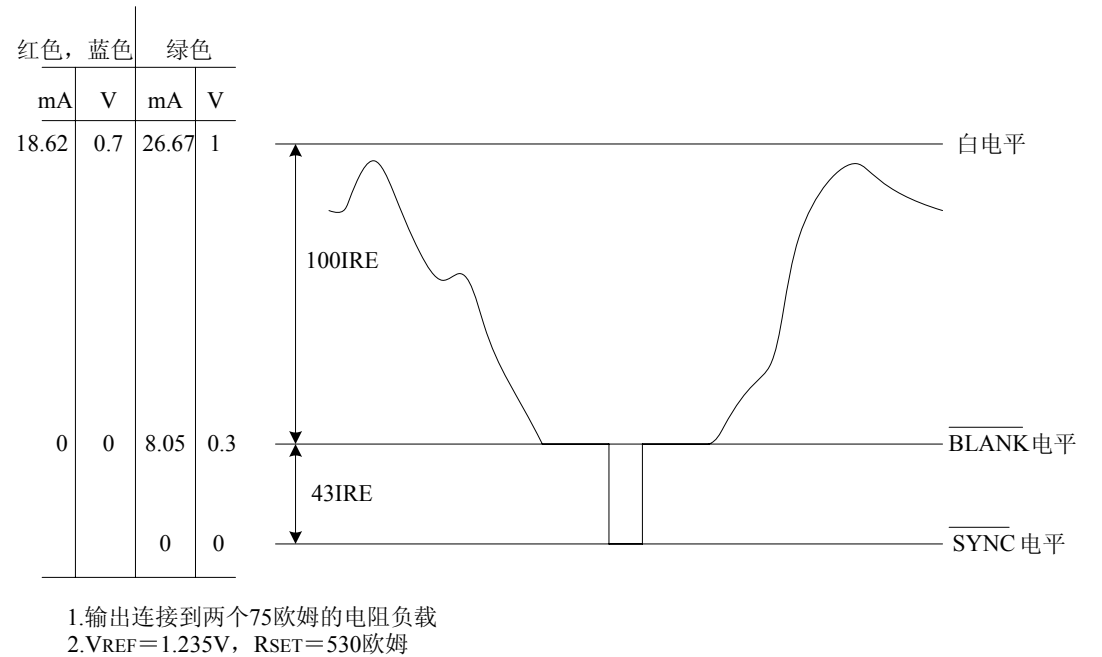
图 2 视频数据输入/输出

芯片中增加了两个额外的控制信号 \overline{SYNC} 和 \overline{BLANK} 。这两个信号分别在时钟的上升沿锁存，以便与像素数据流进行同步。

当输出 RGB 视频格式时，可以使用 \overline{SYNC} 和 \overline{BLANK} 功能来编码视频同步信号。当调整 \overline{SYNC} 和 \overline{BLANK} 信号的逻辑电平时，可控制模拟输出的电流源权重。下图表示出了模拟输出和 RGB 视频波形的关系。

高清晰视频编码器

GMG7123C



1.输出连接到两个75欧姆的电阻负载
2.VREF=1.235V，RSET=530欧姆

图 3 RGB 视频输出波形

下表列出了 \overline{SYNC} 和 \overline{BLANK} 信号对模拟输出的影响。所有数字输入均兼容 TTL 逻辑电平。

表 2 视频输出真值表 ($R_{SET}=530\Omega$ ， $R_{LOAD}=37.5\Omega$ 。)

描述	IOG (mA)	\overline{IOG} (mA)	IOR/IOB	$\overline{IOR}/\overline{IOB}$	\overline{SYNC}	\overline{BLANK}	DAC 输入数据
白电平	26.67	0	18.62	0	1	1	3FFH
视频	Video+8.05	18.62－Video	Video	18.62－Video	1	1	Data
视频到 \overline{BLANK}	Video	26.67－Video	Video	18.62－Video	0	1	Data
黑电平	8.05	18.62	0	18.62	1	1	000H
黑电平到 \overline{BLANK}	0	26.67	0	18.62	0	1	000H
\overline{BLANK} 电平	8.05	18.62	0	18.62	1	0	xxxH
\overline{SYNC} 电 平	0	26.67	0	18.62	0	0	xxxH

4.2 时钟输入

芯片输入时钟频率等于系统的像素时钟速率，即为点频（Dot rate）。时钟频率由屏幕的分辨率决定，如下方程所示。

$$\text{Dot Rate} = (\text{Horiz Res}) \times (\text{Vert Res}) \times (\text{Refresh Rate}) / (\text{Retrace factor})$$

其中，Horiz Res 是每行的像素数量。Vert Res 是每帧的行数量。Refresh Rate 是刷新率；该速率表征屏幕刷新的速率，通常逐行扫描系统是 60Hz，而隔行扫描系统是 30Hz。Retrace Factor 是总消隐时间因子；该因子代表了一帧画面中消隐时间与总持续时间的比例（例如

高清晰视频编码器

GMG7123C

0.8)。

因此，如果一个画面系统分辨率是 1024×1024 ，逐行扫描刷新率是 60Hz，总消隐时间因子是 0.8，则有：

$$\text{Dot Rate} = 1024 \times 1024 \times 60 / 0.8 = 78.6\text{MHz}$$

根据上式所得，所需的时钟频率是 78.6MHz。

所有的视频数据和控制输入信号都在时钟的上升沿进行锁存，推荐时钟输入外接 TTL 缓冲器。

4.3 视频同步与控制

芯片只有一个混合 $\overline{\text{sync}}$ ($\overline{\text{SYNC}}$) 输入控制信号。许多图像处理器和 CRT 控制器能够产生水平 $\overline{\text{sync}}$ (HSYNC) 信号，垂直 $\overline{\text{sync}}$ (VSYNC) 信号和混合 $\overline{\text{sync}}$ 信号。

图像处理系统并不自动生成混合 $\overline{\text{sync}}$ 信号，而是由其中的逻辑电路来产生。

Sync 电流在芯片内部直接连到 IOG 输出，因此可将视频同步信息编码到绿色视频通道中。如果不需将 $\overline{\text{sync}}$ 信息进行编码，则需将 $\overline{\text{sync}}$ 输入信号接到逻辑低。

4.4 参考电压输入

基准分为片内和片外两种。通常 V_{REF} 脚通过 $0.1\mu\text{F}$ 电容连接到地。另外，也可外接 1.23V 参考电压。

电阻 R_{SET} 连接 R_{SET} 脚到地，该电阻决定了输出视频电平的幅度，如下式所示。

$$\text{IOG (mA)} = 11445 \times V_{\text{REF}} (\text{V}) / R_{\text{SET}} (\Omega)$$

$$\text{IOR, IOB (mA)} = 7989.6 \times V_{\text{REF}} (\text{V}) / R_{\text{SET}} (\Omega)$$

其中第一个公式应用于当 $\overline{\text{sync}}$ 信号被使用的时候。当 $\overline{\text{sync}}$ 信号没有被编码到绿色通道中，则两个公式相同。

当 R_{SET} 阻值变化时，可精确调整模拟输出视频电平。

4.5 模拟输出

芯片有 3 个模拟输出，分别对应红、绿、蓝 3 种视频信号。这 3 种视频信号的模拟输出是高阻电流源。3 个输出信号中的任意一个都可驱动 37.5Ω 的电阻。

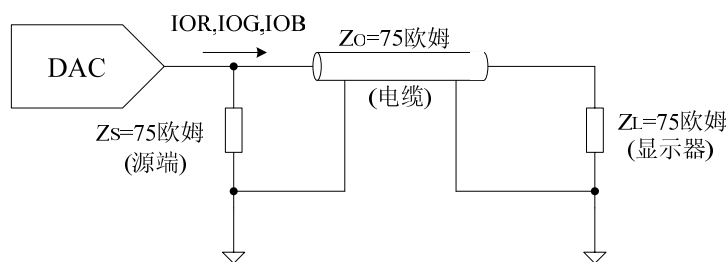


图 4 RS-343A 模拟输出

上图表示 RGB 输出连接到电缆，而电缆两端都连接到 75Ω 的电阻。该配置方法能够给 75Ω 的显示器提供 RS-343A 模拟输出信号。

高清晰视频编码器

GMG7123C

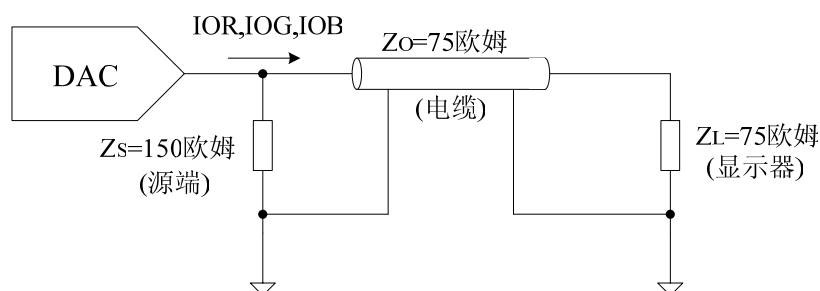


图 5 RS-170 模拟输出

上图表示 RS-170 模拟输出配置方法, 电缆一端连接到 75Ω 的电阻, 另一端连接 150Ω 的电阻。

4.6 灰度工作方式

芯片可工作于待机、灰度（单色）或者混合视频信号等 3 种方式。红、绿、蓝 3 个通道中的任意一个可输入数字视频信号, 而其余两个通道输入逻辑零, 芯片 3 个模拟输出端应保持相同的配置方式。

4.7 带隙基准源

DAC 是电流舵结构, 因此需要有带隙基准源来产生与温度无关的电压, 并利用 V-I 转换电路将该电压转换成稳定的偏置电流, 以便将电流复制到电流源中。

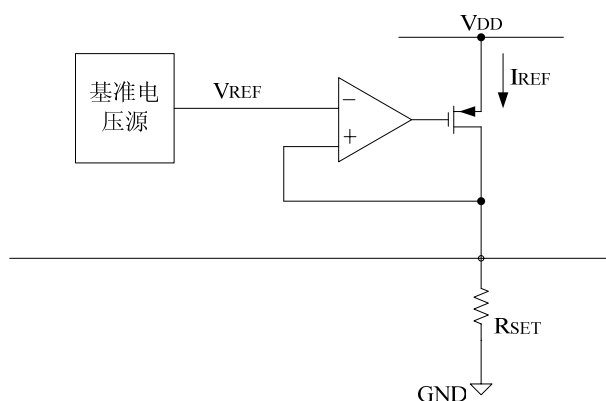


图 6 带隙基准源及 V-I 转换电路

带隙基准源为三路 DAC 提供对温度不敏感的 Cascode 偏置电流。

对绿色通道 DAC 输出来说（假设 I_{SYNC} 连接到 IOG）， R_{SET} 和满刻度输出电流的关系有

$$R_{\text{SET}} = 11445 \times V_{\text{REF}} / \text{IOG}$$

而处于 RGB 模式时, 关系又变成

$$\text{IOG} = 11445 \times V_{\text{REF}} / R_{\text{SET}} \quad (\overline{\text{SYNC}} \text{ 已确定})$$

$$\text{IOR}, \text{IOB} = 7989.6 \times V_{\text{REF}} / R_{\text{SET}}$$

当 $\overline{\text{SYNC}}$ 无输入信号时, 连接到低, 此时 IOG 的方程等于 IOR 和 IOB。

4.8 DAC

高清晰视频编码器

GMG7123C

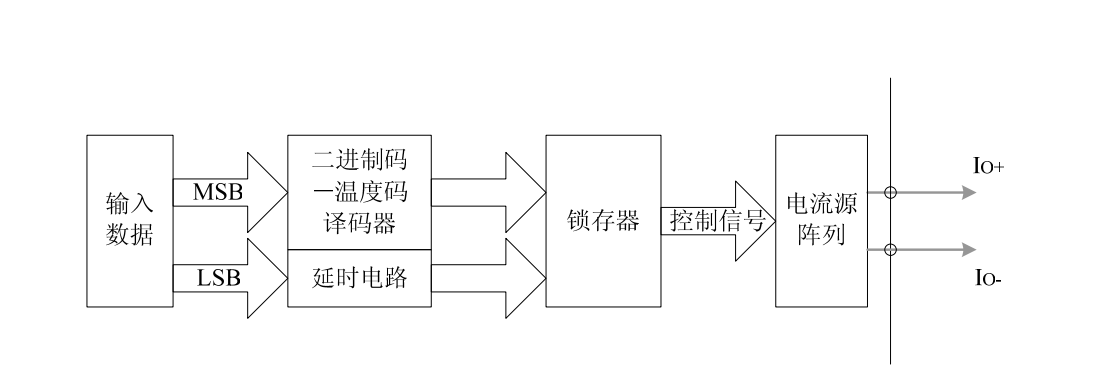


图 7 分段式电流舵 DAC 框图

DAC 采用分段式电流舵结构，输入 10 位数据，芯片内部将数据分成二进制码和温度码，分别控制所属电流源，以输出不同权重的电流信号。
芯片中有 3 个通道，分别包含 1 个 DAC，其最高采样频率是 330MHz。

5 参数指标

5.1 极限工作条件

电源电压 V_{DD}	4V
输入电压 V_I	GND ~ V_{DD}
存储温度 T_{stg}	-65℃~150℃
工作温度 T_A	-40℃~85℃

5.2 推荐工作条件

表 3 推荐工作条件

符 号	参 数	最 小	最 大	单 位
VDD	电源电压	3	3.6	V
V_I	输入电压	0	3.6	V
V_O	输出电压	0	1.4	V
T_A	工作温度	-40	85	℃

5.3 静态参数

表 4 静态特性参数

参数符号	最小值	典型值	最大值	单位	测试条件
输出电压范围	0		1.4	V	$R_{SET}=560\Omega$, $R_L=75\Omega$
输入高电平电压	2		—	V	
输入低电平电压	—		0.8	V	
输入电流 I_{IN}	-1	0	1	μA	$V_I=0V$ 或者 V_{DD}
\overline{PSAVE} 引脚上拉电流 I_{SAVE}	-100	-50	—	μA	
模拟输出电流 I_O	-26.5	—	-2.0	mA	$\overline{SYNC}=3.3V$, $V_I=3.3V$ G 通道DAC输出
	-18.5	—	0	mA	$\overline{SYNC}=0V$, $V_I=3.3V$

高清视频编码器

GMG7123C

基准电压范围 V_{REF}	1.12	1.22	1.35	V	
待机电源电流 I_{PD}	—	0.1	5	mA	$\overline{PSAVE}=0V$, $\overline{BLANK}=\overline{SYNC}=\overline{CLOCK}=V_I=3.3V$
功耗 P_A	—	220	330	mW	

6 机械尺寸

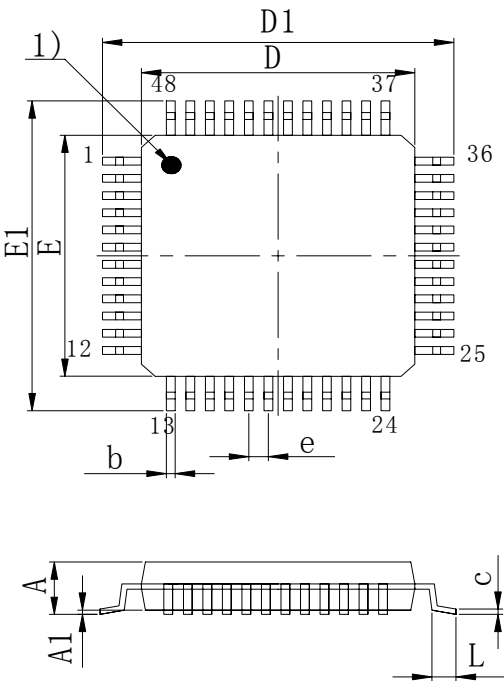


图 8 外形图

注：1) 为引出端识别标志。

单位为毫米

尺寸符号	数 值		
	最 小	公 称	最 大
A	—	—	1.60
A ₁	0.05	—	0.15
b	0.19	—	0.27
c	0.09	—	0.20
D	6.90	—	7.10
E	6.90	—	7.10
e	—	0.50	—
D1	8.80	—	9.20
E1	8.80	—	9.20
L	0.45	—	0.75

高清晰视频编码器

GMG7123C

7 产品应用信息

7.1 典型应用图

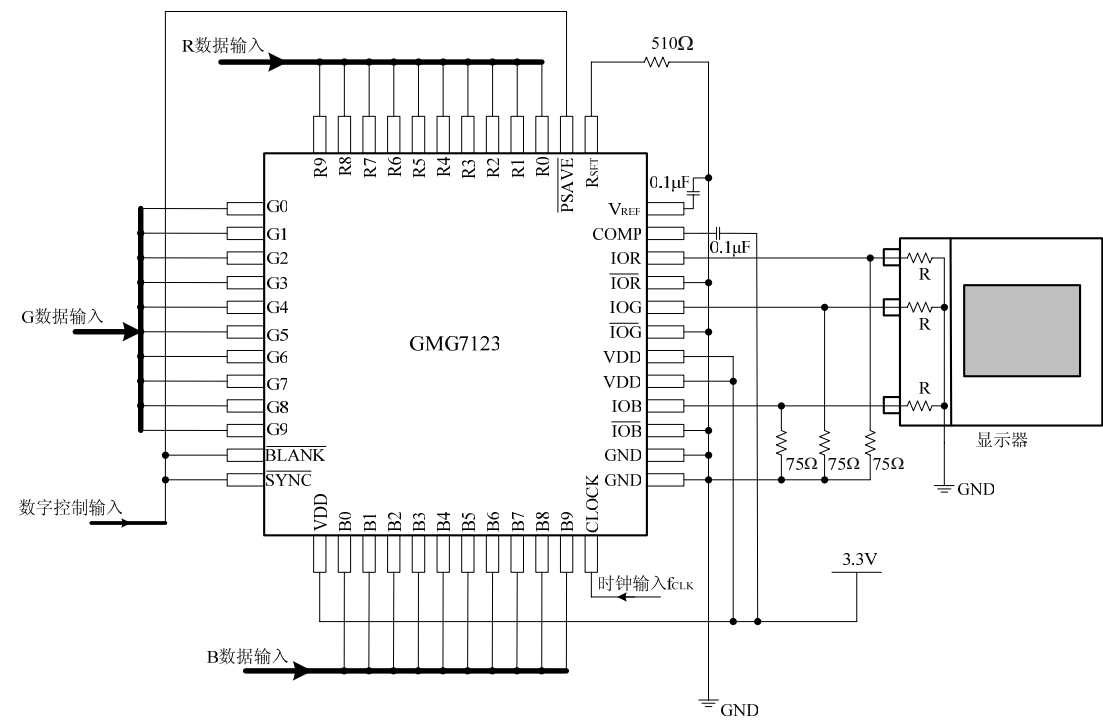


图 9 应用电路

上图为GMG7123C的典型应用电路，每组电源都分别接退耦电容。电阻 R_{SET} 可调整输出电流大小，负载电阻可根据具体的应用来设置。

7.2 应用说明

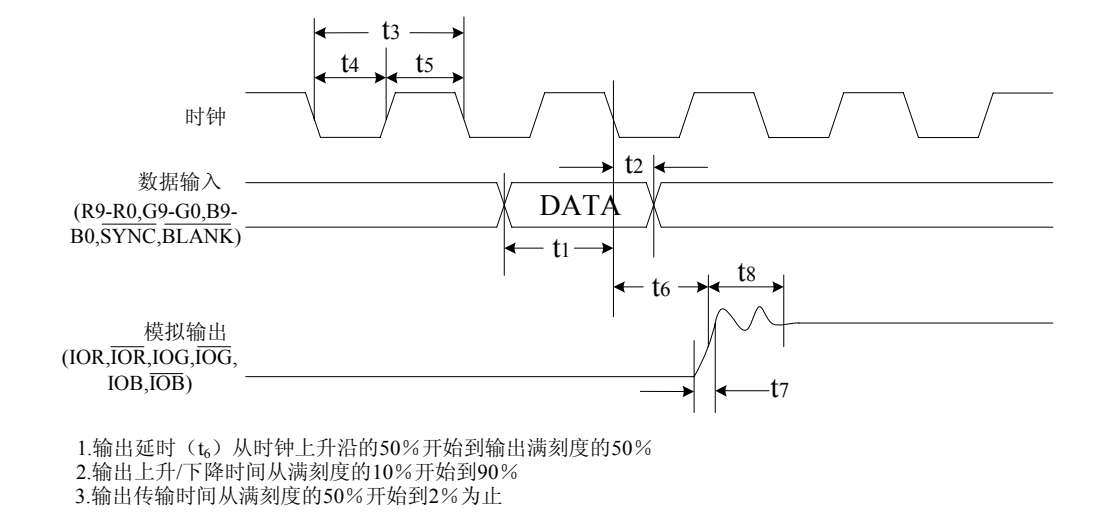


图 10 系统时序图

上图为 GMG7123C 应用时的时序关系，输入时序应按照该图所描述的顺序来施加，其

高清晰视频编码器

GMG7123C

关系如下表所示。

表 5 时序关系

参数	符号	条件	最小值	典型值	最大值	单位
模拟输出延时	t_6		—	2.5	11.5	ns
模拟输出上升/下降时间	t_7		—	1	—	ns
模拟输出传输时间	t_8		—	15	—	ns
模拟输出斜率	t_9		—	1	2	ns
时钟控制	f_{CLK}	50MHz 级	—	—	50	MHz
	f_{CLK}	140MHz 级	—	—	140	MHz
	f_{CLK}	240MHz 级	—	—	240	MHz
	f_{CLK}	330MHz 级	—	—	330	MHz
数据与控制建立时间	t_1		0.2	—	—	ns
数据与控制保持时间	t_2		1.5	—	—	ns
时钟高电平脉冲宽度	t_4	$f_{CLK-MAX}=330MHz$	1.4	—	—	ns
时钟低电平脉冲宽度	t_5	$f_{CLK-MAX}=330MHz$	1.4	—	—	ns
时钟高电平脉冲宽度	t_4	$f_{CLK-MAX}=240MHz$	1.875	—	—	ns
时钟低电平脉冲宽度	t_5	$f_{CLK-MAX}=240MHz$	1.875	—	—	ns
时钟高电平脉冲宽度	t_4	$f_{CLK-MAX}=140MHz$	2.85	—	—	ns
时钟低电平脉冲宽度	t_5	$f_{CLK-MAX}=140MHz$	2.85	—	—	ns
时钟高电平脉冲宽度	t_4	$f_{CLK-MAX}=50MHz$	8	—	—	ns
时钟低电平脉冲宽度	t_5	$f_{CLK-MAX}=50MHz$	8	—	—	ns
流水线延时	t_{PD}		—	—	1	时钟 周期
\overline{PSAVE} 上升时间	t_{10}		—	—	10	ns